昭62-168407 ⑫ 公 開 特 許 公 報 (A)

@Int_Cl_4

ه الاستان م

識別記号

庁内整理番号

43公開 昭和62年(1987)7月24日

H 03 H 7/18 H 04 L

7328-5 J J -8226-5 K

審査請求 未請求 発明の数 1 (全3頁)

69発明の名称 位相変調信号移相器

頤 昭61-9654 の特

頤 昭61(1986)1月20日 四出

小 野 ⑫発 明 者

慎 二

東京都港区芝5丁目33番1号 日本電気株式会社内

東京都港区芝5丁目33番1号

日本電気株式会社 ⑪出 願 人

弁理士 八幡 義博 砂代 理 人

1. 発明の名称

位相変調信号移相器

2. 特許請求の範囲

入力信号を90°分波し、各分波信号毎に直流 制御信号を乗算した後結合する複素乗算器を用い た信号移相器において、N(偶数)相位相変調波 をN逓倍しCW(Constant Wave)にする通倍器 該通倍器の通倍出力を受けて90°分波す る90°分波器と; 前記逓倍器の逓倍出力を受 けてその位相を連続偏移できる可変移相器と; 前記90・分波器の2つの各分波出力のそれぞれ と前記可変移相器の出力とを乗算する2つのミキ サと: 該各ミキサ毎にその出力を受け直流成分 のみを抽出して前記複素乗算器へ直流制御信号と して出力する2つの低域ろ波器と: を具備する ことを特徴とする位相変調信号移相器。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は位相変調信号の無限移相器に関する。

(従来の技術)

従来の信号移相手段は第2回の機に所望の移相 量に対応する電圧をROM(Read Only Memory) 31に記憶させておき、移相時に位相情報信号入 力増子3から位相情報信号を入力し、その信号に 対するROM31の電圧を乗算回路19および同 20にかけN相変調信号入力端子1から入力され 90・分波器18で分波された各分波出力との 積をとり、その出力をハイブリッド(合成器) 2 1 で合成するという方法か、又は信号をディレー ラインに通して信号を遅延させ位相を順移させる という方法のいずれかであった。

(発明が解決しようとする問題点)

しかしながら上述した第2図の移相器ではステ ップでしか位相を変えられず、位相を細かく変え るにはメモリーを多く必要とし、書き込む手間も 大となる欠点があり、また、ディレーラインを用 いる方法でも位相はステップでしか変えられず、 又信号の変換点もずれてしまうという欠点があっ た。このため、1ビット間の位相差を検出するP

SK遅延検波回路や信号相関の測定回路等のよう に位相変調信号同士の位相を合せる必要がある場 合、その調整に手間取るという問題があった。

本発明の目的は、上記従来技術の問題点に顧み て、簡単な回路構成で、位相変調信号の位相を連 統的に移相させることのできる移相器を提供する ことにある.

(問題点を解決するための手段)

* الم يد سه

本発明は上記の目的を達成するために次の手段 構成を有する。即ち、本発明の位相変調信号移相 器は、入力信号を90°分波し、各分波信号毎に 直流制御信号を乗算した後結合する複素乗算器を 用いた信号移相器において、N(偶数)相位相変 調波をN通倍しCW (Constant Wave)にする通倍 器と; 該通倍器の通倍出力を受けて90°分波 する90・分波器と: 前記通倍器の逓倍出力を 受けてその位相を連続偏移できる可変移相器と: 前記90、分波器の2つの各分波出力のそれぞれ と前記可変移相器の出力とを乗算する2つのミキ サと: 該各ミキサ毎にその出力を受け直流成分

 $S_N = sin \{N\omega t + 2\pi + N\theta (t)\}$

 $= sin \{N\omega t + N\theta (t)\}$ ----(2) となる。この信号SNを90°分波器12で分波 すると分波された2つの信号SsおよびScはそ れぞれ

$$S_s = sin(N\omega t + N\theta(t))$$
 ———(3)

$$S_c = cos \{N\omega t + N\theta(t)\}$$
 ———(4)

と表すことができる。

一方、N避倍信号SmをCW可変移相器13で 位相をも、だけ移相された信号S。は

$$S_{\theta} = \sin \left(N\omega t + N\theta (t) - \theta v\right)$$
 ——(5)

で表される。この信号S。はミキサ回路14およ び同15へ加えられている。一方、信号Ssがミ キサ回路14に加えられ、信号Sc がミキサ回路 15に加えられているとすると、ミキサ回路14 の出力Sм とミキサ回路15の出力S′м はそれぞ れ次の(6)式および(7)式で表される。

$$S_M = S_5 \cdot S_\theta = (3) \text{ d} \times (5) \text{ d}$$
 (6)

$$S_{M} = S_{C} \cdot S_{\theta} = (4) \operatorname{\vec{\pi}} \times (5) \operatorname{\vec{\pi}}$$
 (7)

次いで、信号Smは低域ろ波器16を通過し、

のみを抽出して前記複素乗算器へ直流制御信号と して出力する2つの低域ろ波器と: を具備する ことを特徴とする位相変調信号移相器である。

(作用)

次に本発明の作用を図面を参照して説明する。 第1団は本発明の位相変調信号移相器の実施例の 構成を示すブロック図である。第1図で1はN相 変調信号入力端子、2は移相後のN相変調信号出 力端子、11はN週倍回路、12,18は90° 分波器、13はCW (Constant Wave)可変移相 器、14,15はミキサ回路、16,17は低域 ろ波器、19、20は乗算回路、21はハイブリ ッド(合成器)である。なお、Nは偶数である。 今、入力増子1から入力する位相変調信号S」を

$$S_1 = \sin \left(\omega t + 2\pi/N + \theta(t)\right)$$
 ----(1)

但し、ω: 角周波数、 N: 位相変調の相数、 θ(t): 時刻tにおける位相

とすると、S」をN퓶倍回路でN麺倍した信号

信号 S'm は低域ろ波器 1 7を通過するので(6) 式および(7)式中の高周波成分は卵圧され直流 成分のみが出力され、低域ろ波器16の出力Sm+ および低域ろ波器17の出力 S'myはそれぞれ(8) 式、(9) 式のようになる。

$$S_{MP} = \cos \theta v \qquad (8)$$

$$S_{MP} = -\sin \theta v \qquad (9)$$

$$S_{HF} = -\sin\theta_{V} \qquad \qquad (9)$$

そして、信号Surは乗算回路19へ加えられ、 信号 S'mpは乗算回路20へ加えられる。

毎限移相器の複素乗算器にかける信号はいかな る移相においても移相後の振幅を一定にする必要 がある為 制御信号のRMS (Root Mean Square) 値は一定である必要があるがこの回路での制御信 号である(8)式と(9)式は

$$\sqrt{(\cos\theta_{\rm V})^2 + (-\sin\theta_{\rm V})^2} = 1$$
 ---- (10)
となり条件を満足している。

次に、信号S、を90°分波器18で分波した 2つの分波出力 5におよび同 5には次の(11) 式、(12)式で表すことができる。

$$S_{10} = \sin \left(\omega t + 2\pi / N + \theta(t)\right) \qquad ---- (11)$$

 $S_{1c}=\cos \left(\omega t+2\pi/N+\theta(t)\right) \qquad ----(12)$

今、信号 S 1. が乗算回路 1 9 へ加えられ、信号 S 1. が乗算回路 2 0 に加えられると、乗算回路 1 9 の出力信号は信号 S MPと同 S 1. の積となり、乗算回路 2 0 の出力信号は信号 S MPと同 S 1. の積となり、乗算回路 2 0 の出力信号は信号 S MPと同 S 1. の積となる。そして、これら2つの積信号はハイブリッド 2 1 の出力信号 S 。は

 $S_0 = S_{1a} \cdot S_{MP} + S_{1c} \cdot S_{MP}$ $= s i n \{ \omega t + 2\pi/N + \theta(t) \} \cdot cos \theta v$ $+ cos \{ \omega t + 2\pi/N + \theta(t) \} \cdot (-s i n \theta v)$

=sin $\{\omega t + 2\pi/N + \theta(t) - \theta v\}$ ----- (13) となる。これは入力帯域信号の位相を θ v 可変させたものであることを示している。

良く知られている様にCWの可変移相器は低域 ろ波器の可変コンデンサを調整すること等により 連続可変できる為、CW可変移相器 1 3 は 0 v を 連続可変することができるので、N相変調信号の 位相を連続可変できることになる。

(発明の効果)

本発明の移相器は、以上詳細に説明した構成と

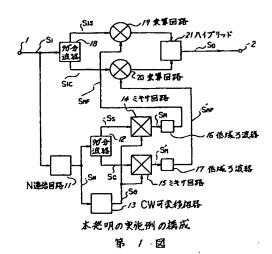
作用によりN相の位相変調信号の移相を、従来の移相器のようなステップ可変ではなく連校可変出来るという利点がある。従って、1ビット間の位相差を検出するPSK遅延検波回路や信号相関の測定回路等において位相変調信号同士の位相を合せることが容易にでき調整時間の軽減に大きな効果をもたらすことができるという利点がある。

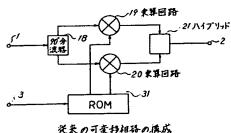
4. 図面の簡単な説明

第1図は本発明の実施例の構成を示すブロック図、第2図は従来の可変移相器の構成を示すブロック図である。

1 … … N 相変調信号入力端子、 2 … … 移相後のN 相変調信号出力端子、 3 … … 位相情報信号入力端子、 1 1 … … N 逓倍回路、 1 2 、1 8 … … 9 0 か 分波器、 1 3 … … C W 可変移相器、 1 4 、1 5 … … ミキサ回路、 1 6 、1 7 … … 低域ろ波器、 1 9 、2 0 … … 乗算回路、 2 1 … … ハイブリッド(合成器)、 3 1 … … R O M。

代理人 弁理士 八 幡 義 恒





第 2 图